

(19) 世界知的所有権機関  
国際事務局(43) 国際公開日  
2005 年 3 月 3 日 (03.03.2005)

PCT

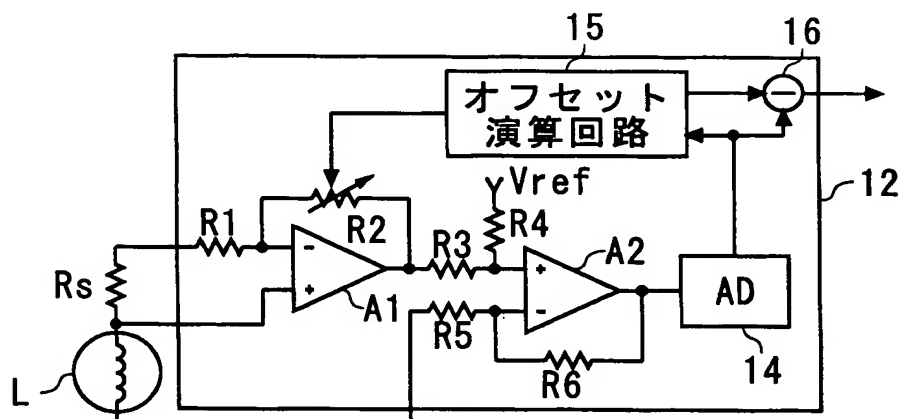
(10) 国際公開番号  
WO 2005/020424 A1

- (51) 国際特許分類<sup>7</sup>: H02P 5/168, 5/00 (74) 代理人: 佐野 静夫 (SANO, Shizuo); 〒5400032 大阪府大阪市中央区天満橋京町 2-6 天満橋八千代ビル別館 Osaka (JP).
- (21) 国際出願番号: PCT/JP2004/011973
- (22) 国際出願日: 2004 年 8 月 20 日 (20.08.2004)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:  
特願2003-297858 2003 年 8 月 21 日 (21.08.2003) JP
- (71) 出願人 (米国を除く全ての指定国について): ローム株式会社 (ROHM CO., LTD) [JP/JP]; 〒6158585 京都府京都市右京区西院溝崎町 2 1 Kyoto (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 大尾 光明 (DAIO, Mitsuaki) [JP/JP]; 〒6101106 京都府京都市西京区大枝沓掛町 1 2 - 5 3 - 5 0 2 Kyoto (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE,

[続葉有]

(54) Title: MOTOR DRIVER AND MAGNETIC DISC APPARATUS

(54) 発明の名称: モータドライバ及び磁気ディスク装置



15... OFFSET CALCULATION CIRCUIT

(57) Abstract: A spike detection circuit (12) includes an A/D converter circuit (14) for converting an output from a differential amplifier circuit (A2) into a digital signal; and an offset calculation circuit (15) for setting, based on an output from the A/D converter circuit (14), the resistance value of a variable resistor (R2). The offset calculation circuit (15) sets the resistance value of the variable resistor (R2) based on a difference between an output from the A/D converter circuit (14) when a drive current flowing through a motor coil (L) is zero and an output from the A/D converter circuit (14) when the drive current flowing through the motor coil (L) exhibits a predetermined value.

(57) 要約: 逆起検出回路 12 に、差動増幅回路 A2 からの出力をデジタル信号に変換する A/D 変換回路 14 と、A/D 変換回路 14 からの出力に基づいて可変抵抗 R2 の抵抗値を設定するオフセット演算回路 15 を設ける。そして、モータコイル L に流す駆動電流を 0 としたときの A/D 変換回路 14 からの出力と、モータコイル L に流す駆動電流を所定値としたときの A/D 変換回路 14 からの出力との差分に基づいて、オフセット演算回路 15 が可変抵抗 R2 の抵抗値を設定する。



IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

2文字コード及び他の略語については、定期発行される各*PCT*ガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:

— 国際調査報告書